

## Hội thảo “Giải pháp thiết kế mạch tích hợp Altium”

Sáng ngày 21/06/2010, tại phòng Hội Thảo tầng 11-khu 184 Nguyễn Văn Linh, Đại học Duy Tân đã diễn ra “Hội thảo giải pháp thiết kế mạch tích hợp Altium” do công ty phân phối linh kiện điện tử Vijasemi và Khoa Điện tử Viễn thông Trường Đại học Duy Tân phối hợp tổ chức.



Tham dự hội thảo có đông đảo cán bộ, giảng viên Trung tâm nghiên cứu Điện-Điện tử Đại học Bách Khoa ĐN, Trường Cao Đẳng Công nghệ Việt Hàn, Trường Cao đẳng Công Nghệ, Trường Cao đẳng Bưu Chính Viễn Thông, Trường Cao đẳng nghề thành phố Đà Nẵng, Khoa Điện tử Viễn thông và Trung tâm CEE, Đại học Duy Tân.

Tại hội thảo, đại diện công ty Vijasemi đã giới thiệu giải pháp thiết kế mạch tích hợp All in 1 của Altium và trình bày chi tiết về các ưu điểm của Altium so với các phần mềm thiết kế khác, đặc biệt ưu điểm của Altium trong thiết kế FPGA. Đồng thời giới thiệu Demo sử dụng Altium + Nanoboard 2 trong thiết kế FPGA sử dụng Openbus và các chính sách của hãng hỗ trợ cho ngành giáo dục trong việc đào tạo thiết kế sử dụng Altium

Được biết phần mềm hỗ trợ thiết kế Altium là phần mềm được nhiều công ty lớn trên thế giới sử dụng như SEMMENS, NEC, INTEL ....Hội thảo được tổ chức là cơ hội cho cán bộ, giảng viên Duy Tân tiếp cận với những công nghệ mới trên thế giới phục vụ cho công tác giảng dạy và nghiên cứu của nhà trường.

*(Truyền Thông)*